

IDENTIFICAÇÃO			
Curso:	Ciência da Computação	Ano Letivo/Semestre:	2012/1
Disciplina:	Arquitetura e Organização de Computadores	Período/Turno	3º - Noturno
Professor:	Cesar Albenes Zeferino	C. H. Aula:	4 h/a

OBJETIVOS	
Objetivos Gerais	
- Conhecer a arquitetura e programação do processador BIP.	
Objetivos Específicos	
- Conhecer os atributos arquiteturais do processador BIP	
- Conhecer o conjunto de instruções do Assembly do processador BIP.	
- Aplicar o Assembly do BIP para construção de programas simples.	
- Utilizar a ferramenta Bipide para suporte à execução e simulação dos programas Assembly.	

PRÉ-REQUISITOS	
- Conhecimentos básicos sobre circuitos digitais e lógica de programação.	

FORMAS DE MEDIAÇÃO	
Procedimentos Metodológicos	
<p>1 - Apresentação e discussão sobre o processador BIP Tempo estimado: 30 minutos Estratégia: Aula expositiva dialogada com suporte de apresentação de slides Avaliação: Respostas às perguntas feitas oralmente pelo professor</p> <p>2 - Explicações sobre os atributos arquiteturais do processador BIP Tempo estimado: 30 minutos Estratégia: Aula expositiva com suporte de apresentação de slides Avaliação: Dependente da tarefa 4.</p> <p>3 - Explicações sobre o conjunto de instruções do BIP Tempo estimado: 30 minutos Estratégia: Aula expositiva com suporte de exemplos de código alto nível e o equivalente no Assembly do BIP Avaliação: Dependente da tarefa 4.</p> <p>4 - Realização de exercício para construção de algoritmos em Assembly Tempo estimado: 45 minutos Estratégia: Disponibilização dos enunciados dos problemas. Avaliação: Corretude dos programas construídos. Quantidade de problemas resolvidos. Dúvidas proferidas. Grau de engajamento.</p> <p>5 – Correção de exercícios de algoritmos em Assembly Tempo estimado: 30 minutos Estratégia: Correção dos exercícios pelo professor. Avaliação: Dúvidas proferidas.</p> <p>6 – Apresentação da organização do BIP Tempo estimado: 20 minutos Estratégia: Aula expositiva dialogada demonstrando a organização do BIP. Apresentação de slides Avaliação: Dúvidas proferidas.</p> <p>7 - Demonstração de uso da ferramenta Bipide Tempo estimado: 20 minutos Estratégia: Aula expositiva dialogada com demonstração de implementação de programas em Assembly no Bipide. Avaliação: Dúvidas proferidas.</p>	

REFERÊNCIAS BIBLIOGRÁFICAS	
Bibliografia Básica	
ZEFERINO, Cesar Albenes ; RAABE, André Luis Alice ; VIEIRA, Paulo Viniccius ; PEREIRA, Maicon Carlos . Um Enfoque Interdisciplinar no Ensino de Arquitetura de Computadores. In: MARTINS, Carlos Augusto Paiva da Silva; NAVAU, Philippe Olivier Alexandre; AZEVEDO, Rodolfo Jardim de; KOFUJI, Sérgio Takeo (Org.). (Org.). Arquitetura de Computadores: educação, ensino e aprendizado. 1ed.Porto Alegre: Sociedade Brasileira de Computação (SBC), 2012, v. , p. 165-193.	